NORME INTERNATIONALE

INTERNATIONAL STANDARD

CEI
IEC
60191-2

AMENDEMENT 5
AMENDMENT 5
2002-02

Amendement 5

Normalisation mécanique des dispositifs à semiconducteurs –

Partie 2:
Dimensions

iTeh STANDARD PREVIEW
(standards.iteh.ai)

Amendment 5

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52ba1530/iec-60191-2-1966-amd5-2002

Mechanical standardization of semiconductor devices –

Part 2:
Dimensions

Les feuilles de cet amendement sont à insérer dans la Publication 60191-2

The sheets contained in this amendment are to be inserted in Publication 60191-2

CODE PRIX
PRICE CODE F

Pour prix, voir catalogue en vigueur
For price, see current catalogue

iTeh STANDARD PREVIEW
(standards.iteh.ai)

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52be1530/iec-60191-2-1966-amd5-2002

INSTRUCTIONS POUR L'INSERTION DES NOUVELLES PAGES DANS LA CEI 60191-2

Remplacer la page de titre existante par la nouvelle page de titre.

Retirer la page 60191 IEC I existante contenant la préface et la remplacer par la nouvelle page 60191 IEC I contenant la préface à l'amendment 5 (2002).

Chapitre I:

Ajouter les nouvelles feuilles suivantes:

60191 IEC I-165E - a/b/c/d/e/f

INSTRUCTIONS FOR THE INSERTION OF NEW PAGES IN IEC 60191-2

Replace the existing title page with the new title page.

Remove the existing page 60191 IEC I containing the preface and insert in its place the new page 60191 IEC I containing the preface to Amendment 5 (2002).

Chapter I:

Add the following new sheets:

60191 IEC I-165E - a/b/c/d/e/f

iTeh STANDARD PREVIEW
(standards.iteh.ai)

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52be1530/iec-60191-2-1966-amd5-2002

iTeh STANDARD PREVIEW
(standards.iteh.ai)

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52be1530/iec-60191-2-1966-amd5-2002

NORME INTERNATIONALE

INTERNATIONAL STANDARD

CEI
IEC
60191-2

Première édition
First edition
1966

Modifiée selon les Compléments:
Amended in accordance with Supplement:
A (1967), B (1969), C (1970), D (1971), E (1974), F (1976), G (1978), H (1978), J (1980), K (1981), L (1982), M (1983), N (1987), P (1988), Q (1990), R (1995), S (1995), T(1995), U(1997), V(1998), W(1999), X(1999), Y(2000), Z(2000) et/and Amendement/Amendment 1 (2001), 2(2001), 3(2001), 4(2001), 5(2002)

Normalisation mécanique des dispositifs à semiconducteurs –

Partie 2: Dimensions

iTeh STANDARD PREVIEW
(standards.iteh.ai)

Mechanical standardization of semiconductor devices –

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52bc1530/iec-60191-2-1966-amd5-2002

Part 2: Dimensions

© IEC 2002 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission, 3, rue de Varembé, PO Box 131, CH-1211 Geneva 20, Switzerland
Telephone: +41 22 919 02 11 Telefax: +41 22 919 03 00 E-mail: inmail@iec.ch Web: www.iec.ch

Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

iTeh STANDARD PREVIEW
(standards.iteh.ai)

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52be1530/iec-60191-2-1966-amd5-2002

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

PUBLICATION 191-2

NORMALISATION MÉCANIQUE DES DISPOSITIFS À SEMICONDUCTEURS

DEUXIÈME PARTIE: DIMENSIONS

SOMMAIRE

PRÉAMBULE

PRÉFACE

CONCEPTION DE LA NORMALISATION MÉCANIQUE ..... Chapitre 00

VALEURS RECOMMANDÉES POUR CERTAINES DIMENSIONS DE DESSINS DE DISPOSITIFS À SEMICONDUCTEURS..... Chapitre 0

DESSINS D'ENCOMBREMENTS..... Chapitre I

TYPES DE DISPOSITIFS À SEMICONDUCTEURS GÉNÉRALEMENT MONTÉS DANS LES BOÎTIERS DU CHAPITRE I

DESSINS D'EMBASES..... Chapitre II

DESSINS DE BOÎTIERS ..... Chapitre III

DESSINS DE CALIBRES ..... Chapitre IV

TABLEAUX MONTRANT LES ASSOCIATIONS ENTRE LES BOÎTIERS ET LES EMBASES ..... Chapitre V

DESSINS OBSOLÈTES

COMPLÉMENTS AUX LISTES DE CODES NATIONAUX FIGURANT SUR LES FEUILLES DES NORMES DE LA PUBLICATION 191-2 DE LA CEI

SUPPRESSIONS DANS LES LISTES DE CODES NATIONAUX FIGURANT SUR LES FEUILLES DE NORMES DE LA PUBLICATION 191-2 DE LA CEI

INTERNATIONAL ELECTROTECHNICAL COMMISSION

PUBLICATION 191-2

MECHANICAL STANDARDIZATION OF SEMICONDUCTOR DEVICES

PART 2: DIMENSIONS

CONTENTS

FOREWORD

PREFACE

PHILOSOPHY OF MECHANICAL STANDARDIZATION ..... Chapter 00

RECOMMENDED VALUES FOR CERTAIN DIMENSIONS OF DRAWINGS OF SEMICONDUCTOR DEVICES ..... Chapter 0

DEVICE OUTLINE DRAWINGS..... Chapter I

TYPES OF SEMICONDUCTOR DEVICES GENERALLY MOUNTED IN THE PACKAGES OF CHAPTER I

BASE DRAWINGS..... Chapter II

CASE OUTLINE DRAWINGS..... Chapter III

GAUGE DRAWINGS ..... Chapter IV

TABLES SHOWING ASSOCIATIONS BETWEEN CASE OUTLINES AND BASES..... Chapter V

OBSOLETE DRAWINGS

ADDITIONS TO THE LISTS OF NATIONAL CODES APPEARING ON THE STANDARD SHEETS OF IEC PUBLICATION 191-2

DELETIONS TO THE LISTS OF NATIONAL CODES APPEARING ON THE STANDARD SHEETS OF IEC PUBLICATION 191-2

iTeh STANDARD PREVIEW
(standards.iteh.ai)
IEC 60191-2:1966/AMD2:1982
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52bc5539/iec-60191-2-1966-amd2-1982

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

_____

Amendement 5 (2002) à la CEI 60191-2 (1966)

NORMALISATION MÉCANIQUE DES DISPOSITIFS À SEMICONDUCTEURS –

Partie 2: Dimensions

AVANT-PROPOS

1) La CEI (Commission Électrotechnique Internationale) est une organisation mondiale de normalisation composée de l'ensemble des comités électrotechniques nationaux (Comités nationaux de la CEI). La CEI a pour objet de favoriser la coopération internationale pour toutes les questions de normalisation dans les domaines de l'électricité et de l'électronique. A cet effet, la CEI, entre autres activités, publie des Normes internationales. Leur élaboration est confiée à des comités d'études, aux travaux desquels tout Comité national intéressé par le sujet traité peut participer. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec la CEI, participent également aux travaux. La CEI collabore étroitement avec l'Organisation Internationale de Normalisation (ISO), selon des conditions fixées par accord entre les deux organisations.

2) Les décisions ou accords officiels de la CEI concernant les questions techniques représentent, dans la mesure du possible, un accord international sur les sujets étudiés, étant donné que les Comités nationaux intéressés sont représentés dans chaque comité d'études.

3) Les documents produits se présentent sous la forme de recommandations internationales. Ils sont publiés comme normes, spécifications techniques, rapports techniques ou guides et agréés comme tels par les Comités nationaux.

iTeh STANDARD PREVIEW
(standards.iteh.ai)

4) Dans le but d'encourager l'unification internationale, les Comités nationaux de la CEI s'engagent à appliquer de façon transparente, dans toute la mesure possible, les Normes internationales de la CEI dans leurs normes nationales et régionales. Toute divergence entre la norme de la CEI et la norme nationale ou régionale correspondante doit être indiquée en termes clairs dans cette dernière.

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ab06afc9-5254-4eac-925e-95c152be1570/iec-60191-2-1966amd5-2002

5) La CEI n'a fixé aucune procédure concernant le marquage comme indication d'approbation et sa responsabilité n'est pas engagée quand un matériel est déclaré conforme à l'une de ses normes.

6) L'attention est attirée sur le fait que certains des éléments de la présente Norme internationale peuvent faire l'objet de droits de propriété intellectuelle ou de droits analogues. La CEI ne saurait être tenue pour responsable de ne pas avoir identifié de tels droits de propriété et de ne pas avoir signalé leur existence.

PRÉFACE À L'AMENDEMENT 5 (2002)

Le présent amendement a été établi par le sous-comité 47D: Normalisation mécanique des dispositifs à semiconducteurs du comité d'études 47 de la CEI: Dispositifs à semiconducteurs.

Le texte de cette norme est issu des documents suivants:

FDIS	Rapport de vote
47D/466/FDIS	47D/475/RVD

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

Amendment 5 (2002) to IEC 60191-2 (1966)

MECHANICAL STANDARDIZATION OF SEMICONDUCTOR DEVICES –

Part 2: Dimensions

FOREWORD

1) The IEC (International Electrotechnical Commission) is a worldwide organization for standardization comprising all national electrotechnical committees (IEC National Committees). The object of the IEC is to promote international co-operation on all questions concerning standardization in the electrical and electronic fields. To this end and in addition to other activities, the IEC publishes International Standards. Their preparation is entrusted to technical committees; any IEC National Committee interested in the subject dealt with may participate in this preparatory work. International, governmental and non-governmental organizations liaising with the IEC also participate in this preparation. The IEC collaborates closely with the International Organization for Standardization (ISO) in accordance with conditions determined by agreement between the two organizations.
2) The formal decisions or agreements of the IEC on technical matters express, as nearly as possible, an international consensus of opinion on the relevant subjects since each technical committee has representation from all interested National Committees.
3) The documents produced have the form of recommendations for international use and are published in the form of standards, technical specifications, technical reports or guides and they are accepted by the National Committees in that sense.
4) In order to promote international unification, IEC National Committees undertake to apply IEC International Standards transparently to the maximum extent possible in their national and regional standards. Any divergence between the IEC Standard and the corresponding national or regional standard shall be clearly indicated in the latter.
5) The IEC provides no marking procedure to indicate its approval and cannot be rendered responsible for any equipment declared to be in conformity with one of its standards.
6) Attention is drawn to the possibility that some of the elements of this International Standard may be the subject of patent rights. The IEC shall not be held responsible for identifying any or all such patent rights.

iTeh STANDARD PREVIEW
(standards.iteh.ai)
IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/a004dc92-0d4d-4ec-925-5fab2c61558/iec-60191-2-1966-amd5-2002

PREFACE TO AMENDMENT 5 (2002)

This amendment has been prepared by subcommittee 47D: Mechanical standardization of semiconductor devices of IEC technical committee 47: Semiconductor devices.

The text of this standard is based on the following documents:

FDIS	Report on voting
47D/466/FDIS	47D/475/RVD

Full information on the voting for the approval of this standard can be found in the report on voting indicated in the above table.

iTeh STANDARD PREVIEW
(standards.iteh.ai)

IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ad52be1530/iec-60191-2-1966-amd5-2002

CHAPITRE 00 – CONCEPTION DE LA NORMALISATION MÉCANIQUE

1. Règles fondamentales

Lors de la réunion tenue à Montreux (juin 1981), le Comité d'Etudes n° 47 adopta les règles fondamentales suivantes qui remplacent celles adoptées à Copenhague en octobre 1962:

A. Toute proposition nouvelle devra être soumise à l'étude préliminaire d'un groupe de travail convenablement qualifié (note 1) avant circulation dans un document Secrétariat.

B. Le groupe de travail qualifié devra étudier les nouvelles propositions avec les objectifs suivants:

1. Aboutir à une normalisation active en n'acceptant que les boîtiers qui sont soutenus internationalement.
2. Spécifier de façon précise les dimensions en vue d'assurer l'interchangeabilité et de faciliter les manipulations automatiques.
3. Reconsidérer continuellement les dessins existants et proposer la suppression de ceux qui ne sont plus soutenus.

C. Il ne sera procédé à la discussion d'un dessin de boîtier que s'il a le soutien préalable d'au moins trois pays.

D. Un dessin ne sera introduit dans la Publication 191-2 de la CEI que si au moins trois des pays qui le soutiennent ont fourni leur numéro de code national (ou exprimé un soutien formel s'ils ne possèdent pas de numéro de code).

Notes *1.* – Lors de la réunion du Comité d'Etudes n° 47 à Orlando (février 1980), il a été admis d'étendre le domaine d'activité du GT7 de façon qu'il couvre aussi bien la normalisation mécanique des semiconducteurs discrets que celle des circuits intégrés.

Il a été également admis que, compte tenu de l'élargissement de son domaine d'activité, le GT7 serait le groupe de travail qualifié mentionné dans le paragraphe A.

En vue d'éviter que l'introduction du GT7 dans le processus suivi par le Comité d'Etudes n° 47 pour préparer des documents secrétariat sur la normalisation mécanique provoque des délais supplémentaires, le GT7 a été autorisé à obtenir de la part des trois pays concernés, ou plus, la confirmation directe du maintien de leur appui pour ces propositions.

2. – Lors de la réunion du Comité d'Etudes n° 47 à Montreux (juin 1981), il a été admis que les réunions du GT7 s'intégreraient dans les réunions du Comité d'Etudes n° 47.

Cependant, certaine propositions peuvent nécessiter un temps d'études dépassant la durée d'une réunion du Comité d'Etudes n° 47 et en conséquence requérir une ou plusieurs réunions du GT7 entre deux réunions consécutives du Comité d'Etudes n° 47.

iTeh STANDARD PREVIEW
(standards.iteh.ai)
IEC 60191-2:1966/AMD5:2002
https://standards.iteh.ai/catalog/standards/sist/ae004a1c-9294-4cac-925e-95ed52be1530/iec-60191-2-1966-amd5-2002

Lors de la réunion tenue à Moscou (juin 1977), le Comité d'Etudes n° 47 adopta la règle suivante:

Lorsqu'un dessin de la Publication 191-2 de la CEI vient à ne plus être soutenu que par un seul pays, il sera retiré de la publication principale et transféré dans une section séparée intitulée «Dessins obsolètes» avec l'indication de la date de transfert sur la feuille particulière correspondante.

Un avertissement au début de la section dévolue aux dessins obsolètes stipulera qu'à l'expiration d'une période de deux ans à compter de sa date de transfert, le dessin sera supprimé, sauf s'il est soutenu par un autre pays dans l'intervalle.